

SWNP270D

分体式电表载波芯片

产品说明书

珠海中慧微电子有限公司

2012 年 7 月

版 权 声 明

本资料是为了让用户根据用途选择合适的珠海中慧微电子有限公司（以下简称中慧微电子）的产品而提供的参考资料，不转让属于中慧微电子或者第三方所有的知识产权以及其他权利的许可。在使用本资料所记载的信息并对有关产品是否适用做出最终判断前，请您务必将所有信息作为一个整体系统来评价。对于本资料所记载的信息使用不当而引起的损害、责任问题或者其他损失，中慧微电子将不承担责任。未经中慧微电子的许可，不得翻印或者复制全部或部分本资料的内容。

今后日常产品的更新会在适当的时候发布，恕不另行通知。在购买本资料所记载的产品时，请预先向中慧微电子确认最新信息，并请您通过各种方式关注中慧微电子公布的信息，包括中慧微电子的网站（<http://www.sinowell-ic.com>）。

如果您需要了解有关本资料所记载的信息或产品的详情，请与珠海中慧微电子有限公司的技术服务部门联系，我们会为您提供全方位的技术支持。

版权所有：珠海中慧微电子有限公司© Copyright2012

珠海中慧微电子有限公司保留随时修改本说明书的权利

 是珠海市中慧微电子有限公司的注册商标。

本说明书中出现的其它商标，归商标所有者所有。

目 录

1 产品概述	1
1.1 简介	1
1.2 通信参数	1
1.3 主要应用	1
1.4 主要特点	1
2 功能方框图	2
3 引脚图及定义	2
3.1 引脚图	2
3.2 引脚的定义	3
4 电气参数	3
4.1 主要电气特性	3
4.2 直流电气参数	4
4.3 交流电气参数	5
5 封装图	6
6 附录术语	7

1 产品概述

1.1 简介

针对分体式电能表特殊技术需求，中慧微电子推出了SWNP270D分体式电表专用载波通信芯片。该产品采用先进的直接序列扩频(DSSS)技术、最小频移键控（MSK）调制技术以及CSMA/CA冲突检测与避让机制，解决了分体式电表信道冲突问题，同时该产品具有功耗低、通信稳定、可靠性高等特点，为分体式电能表提供了理想的通信解决方案。



1.2 通信参数

- ❑ 中心频率：270KHz
- ❑ 调制方式：MSK
- ❑ 载波带宽：30KHz
- ❑ 载波速率：330bps
- ❑ 消耗电流：5.1mA
- ❑ 市电频率：50Hz±5%
- ❑ 工作温度：-40℃～+85℃
- ❑ 串口通信速率：1200bps、2400bps、4800bps、9600bps自适应

1.3 主要应用

- ❑ 用电信息采集系统
- ❑ 家居及楼宇能源管理

1.4 主要特点

- ❑ CSMA/CA冲突避让机制
- ❑ MSK调制，带外干扰小
- ❑ 直接序列扩频技术，抗干扰能力强
- ❑ 支持DL/T645-1997/2007通信规约
- ❑ 信道空闲状态指示
- ❑ 高效压缩算法，提高通讯能力
- ❑ 自动获取MAC地址
- ❑ 标准20脚LSSOP封装

2 功能方框图

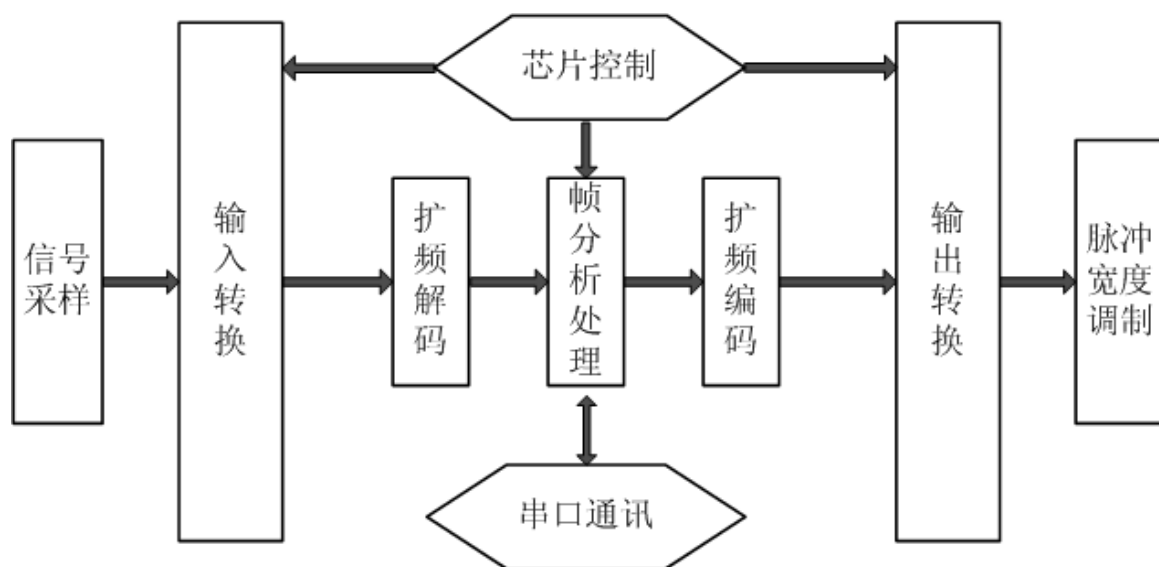


图 1 功能方框图

3 引脚图及定义

3.1 引脚图

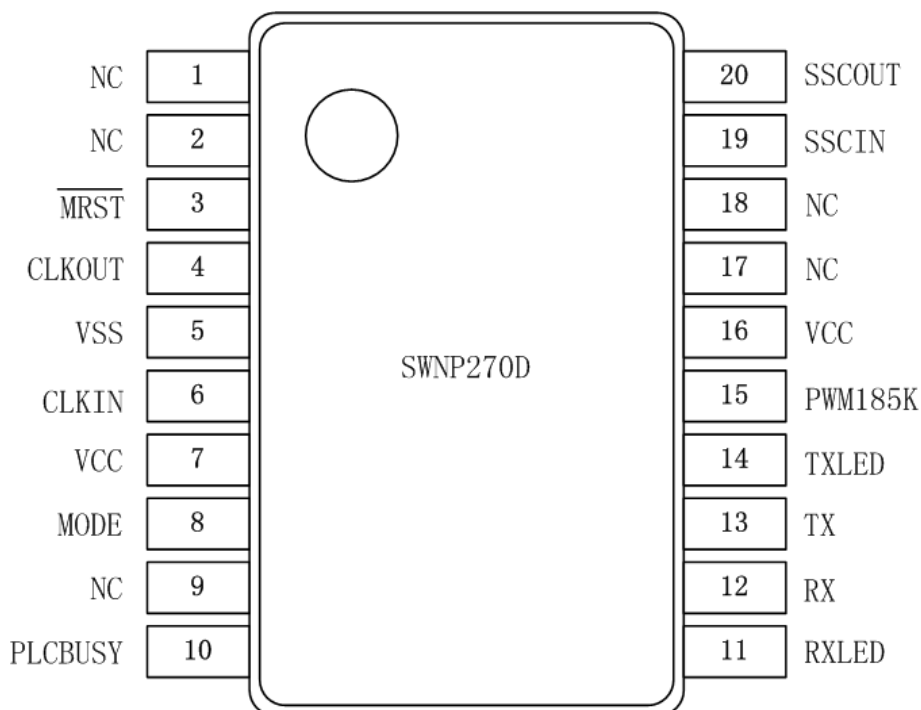


图 2 引脚图

3.2 引脚的定义

表 1 引脚定义

引脚	引脚名称	描述
1	NC	保留引脚 ^{注一}
2	NC	保留引脚 ^{注一}
3	$\overline{\text{MRST}}$	复位，低电平有效
4	CLKOUT	晶体振荡器输出，20MHz
5	VSS	参考地
6	CLKIN	晶体振荡器输入，20MHz
7	VCC	电源，+5V
8	MODE	编程引脚
9	NC	保留引脚 ^{注一}
10	PLCBUSY	载波信道繁忙指示，高电平表示繁忙，低电平表示空闲
11	RXLED	载波接收数据指示，高电平有效
12	RX	终端设备数据输入，异步串行通信， 速率：9600bps/4800bps/2400bps/1200bps自适应
13	TX	终端设备数据输出，异步串行通信， 速率：9600bps/4800bps/2400bps/1200bps自适应
14	TXLED	载波发送数据指示，高电平有效
15	PWM185K	185KHz频率方波信号输出，可作为模拟前端的本振信号源
16	VCC	电源，+5V
17	NC	保留引脚 ^{注一}
18	NC	保留引脚 ^{注一}
19	SSCIN	扩频调制信号输入
20	SSCOUT	扩频调制信号输出，中心频率 $f_0=270\text{KHz}$ ，带宽 $\text{BW}=30\text{KHz}$

4 电气参数

4.1 主要电气特性

表 2 主要电气特性

参数名称	参数值
推荐工作电压	+ 4V~+ 5.5V
绝对最大额定工作电压	- 0.3V~+ 5.5V

^{注一} 为了避免芯片损坏，建议保留引脚下拉 10K 电阻。

输入输出引脚电压范围	- 0.3V~+ 5.5V
输出引脚最大输出电流	25mA
输入引脚最大吸收电流	25mA
最大功耗 ^{注二}	500mW
工作温度范围	- 40℃~+85℃
储存温度范围	- 65℃~+150℃

4.2 直流电气参数

本小节包括有关电源要求的信息、I/O 引脚的特点和在各种运行模式下电源的供应电流。

表 3 直流电气参数

序号	参数	符号	最小值	正常值 ^{注三}	最大值	单位
1	输出高电压—低电平驱动 5 V, I _{OH} = -500μA 5 V, I _{OH} = -5 mA	V _{OH}	V _{DD} -2.0 V _{DD} -2.0	— —	V _{CC} V _{CC}	V
	输出高电压—高电平驱动 5 V, I _{OH} = -1 mA 5 V, I _{OH} = -20 mA		V _{DD} -2.0 V _{DD} -2.0	— —	V _{CC} V _{CC}	
2	输出低电压—低电平驱动 5 V, I _{OL} = 5 mA 5 V, I _{OL} = 500μA	V _{OL}	— —	— —	2.0 2.0	V
	输出低电压—高电平驱动 5 V, I _{OL} = 20 mA 5 V, I _{OL} = 1 mA		— —	— —	2.0 2.0	
3	输入高电流——V _I = 5 V, V _{CC} = 5V	I _{IH}	—	—	5.0	μA
4	输入低电流——V _I = 0 V, V _{CC} = 5V	I _{IL}	—	—	-5.0	μA
5	输入低电压	V _{IL}	0	—	0.2 V _{CC}	V
6	输入高电压	V _{IH}	0.8 V _{CC}	—	V _{CC}	V
7	梯形电阻参数——V _{ref} = AV _{CC}	R _{ladder}	10	—	40	kΩ
8	模拟输入电压	V _{IA}	0	—	AV _{CC}	μV
9	SSCK时钟周期时间	t _{SUCYC}	4	—	—	t _{CYC(2)}
10	启动条件输入保持时间	t _{STAH}	3t _{CYC(2)}	—	—	ns

^{注二} 在工作常温 25℃ 下测得。

^{注三} 正常值的测试条件: V_{CC}=5.0V, T=25℃。

11	电压检测水平	V_{det0}	2.2	2.3	2.4	V
12	上电复位或电压监控复位有效电压	V_{por2}	0	—	V_{det0}	V
13	外部电源VCC上升梯度	t_{rth}	20	—	—	mV/msec
14	输出高电流峰值总和	$I_{\text{OH(sum)}}$	—	—	-160	mA
15	输出低电流峰值总和	$I_{\text{OL(sum)}}$	—	—	-160	mA
16	内部电源稳定时间	$t_{\text{d(P-R)}}$	1	—	2000	μS
17	RAM保持电压——在停止模式下	V_{RAM}	1.8	—	—	V
18	内置上拉电阻,输入电压为 V_{SS} —— $V_{\text{I}} = 0\text{ V}$, $V_{\text{CC}} = 5\text{ V}$	R_{PULLUP}	30	50	167	$\text{k}\Omega$
19	TX输出延迟时间	$t_{\text{d(C-Q)}}$	—	—	50	ns
20	RX输入设置时间	$t_{\text{su(D-C)}}$	50	—	—	ns
21	内部上电延时复位电压	$V_{\text{T+}}-V_{\text{T-}}$	0.1	1.0	—	V
22	低压阻止复位/恢复滞后5V	V_{hys}	—	45	100	mV

4.3 交流电气参数

表 4 交流电气参数

序号	参数		符号	正常值	最小值	最大值	单位
1	总线频率($t_{\text{cyc}}=1/f_{\text{Bus}}$)		f_{Bus}	—	dc	20	MHz
2	外部复位脉冲宽度 ^{注四} ($t_{\text{cyc}}=1/f_{\text{Self_reset}}$)		t_{extrst}		$1.5 \times t_{\text{Self_reset}}$	—	ns
3	复位低电平驱动 ^{注五}		t_{rstdrv}		$34 \times t_{\text{cyc}}$	—	ns
4	端口上升时间	主	t_{Rise}	—	—	1	$t_{\text{CYC}(1)}$
		从		—	—	1	μs
5	端口下降时间	主	t_{Fall}	—	—	1	$t_{\text{CYC}(2)}$
		从		—	—	1	μs

^{注四} 复位管脚请求的最窄脉冲宽度,更窄的脉冲不能保证覆盖内部电源的复位请求。

^{注五} 当任意复位开始时,内部电路驱动复位管脚保持大约 34 个总线周期的低电平。

5 封装图

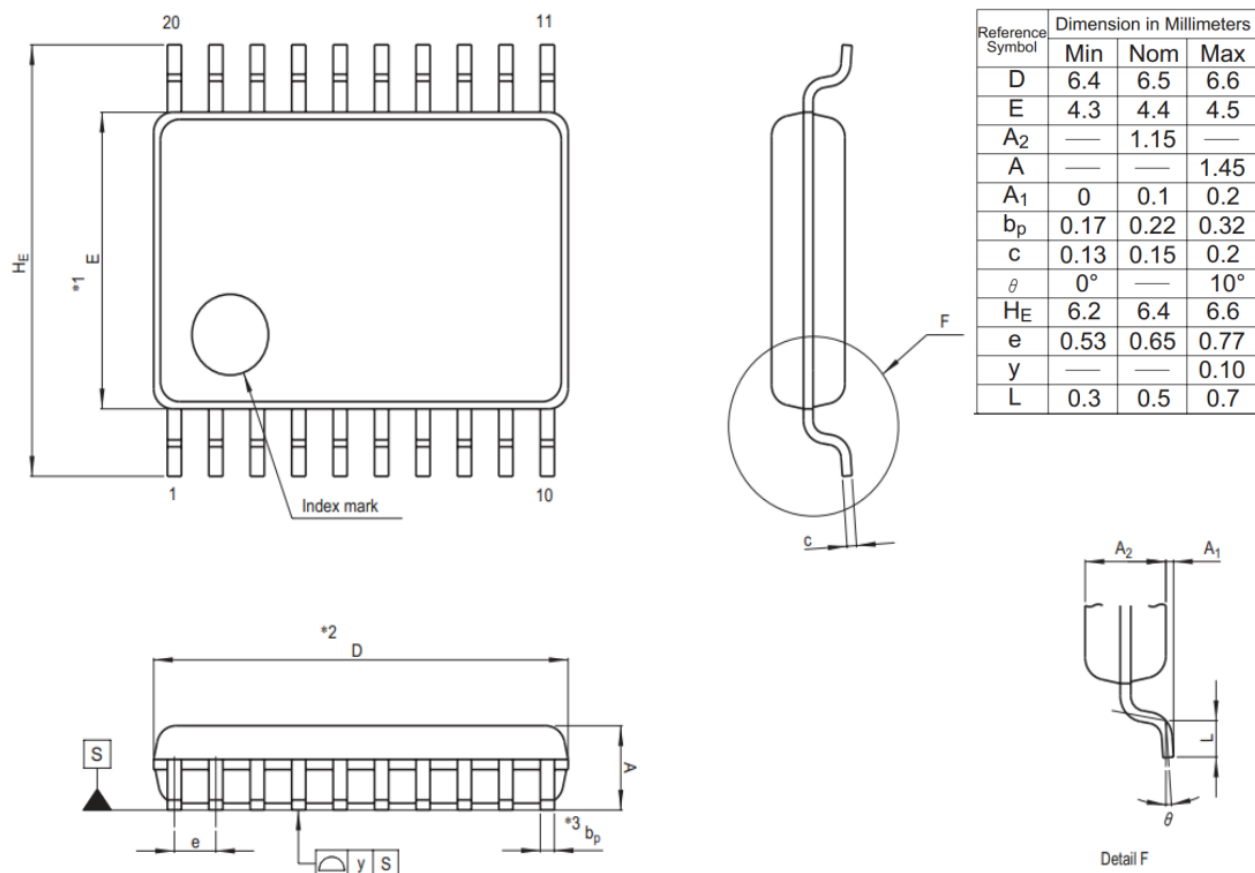


图 3 封装图

封装图说明:

- ❑ 单位: mm
- ❑ 外形尺寸: 4.4 x 6.5mm
- ❑ 标准20脚LSSOP封装
- ❑ 尺寸“*1和*2”不包括模具溢料
- ❑ 端子间距: 0.65 mm
- ❑ 最大安装高度: 1.45 mm
- ❑ 质量 (参考值): 0.1g
- ❑ 尺寸“*3”不包括微调补正

6 附录术语

❏ MSK (Minimum Shift Keying)

- 最小移频键控 (MSK) 是移频键控(FSK)的改进型技术, 在相邻符号交界处相位保持连续, 具有正交信号的最小频差, 恒包络信号, 功率谱性能好等特点。

❏ DSSS (Direct Sequence Spread Spectrum)

- 信号发端直接用具有高码率的扩频码序列对信息比特流进行调制, 从而扩展信号的频谱, 在信号接收端, 用与发送端相同的扩频码序列进行相关解扩, 把展宽的扩频信号恢复成原始信息。

❏ CSMA/CA (Carrier Sense Multiple Access with Collision Avoidance)

- 带有冲突避免的载波侦听多路访问, 通过载波侦听及冲突避让机制, 尽量避免冲突的发生。

❏ 用电信息采集系统 (Electricity Information Collection System)

- 用电信息采集系统是电能信息采集、处理和实时监控系统, 实现电能数据自动采集、计量异常和电能质量监测、用电分析和管理等功能。

❏ 脉冲宽度调制 (Pulse Width Modulation)

- 脉冲宽度调制又称PWM调制 (PWM技术), 脉冲载波的脉冲持续时间 (脉宽) 随调制波的样值而变的脉冲调制方式, 简称脉宽调制。这种方式能使电源的输出电压在工作条件变化时保持恒定, 更以其控制简单, 灵活和动态响应好的优点而成为电力电子技术最广泛应用的控制方式。