

SWMP270D

分体式电表载波模块

产品说明书

珠海中慧微电子有限公司

2012 年 9 月

版 权 声 明

本资料是为了让用户根据用途选择合适的珠海中慧微电子有限公司（以下简称中慧微电子）的产品而提供的参考资料，不转让属于中慧微电子或者第三方所有的知识产权以及其他权利的许可。在使用本资料所记载的信息并对有关产品是否适用做出最终判断前，请您务必将所有信息作为一个整体系统来评价。对于本资料所记载的信息使用不当而引起的损害、责任问题或者其他损失，中慧微电子将不承担责任。未经中慧微电子的许可，不得翻印或者复制全部或部分本资料的内容。

今后日常产品的更新会在适当的时候发布，恕不另行通知。在购买本资料所记载的产品时，请预先向中慧微电子确认最新信息，并请您通过各种方式关注中慧微电子公布的信息，包括中慧微电子的网站（<http://www.sinowell-ic.com>）。

如果您需要了解有关本资料所记载的信息或产品的详情，请与珠海中慧微电子有限公司的技术服务部门联系，我们会为您提供全方位的技术支持。

版权所有：珠海中慧微电子有限公司 © Copyright 2012

珠海中慧微电子有限公司保留随时修改本说明书的权利

SINOWELL 是珠海市中慧微电子有限公司的注册商标。

本说明书中出现的其它商标，归商标所有者所有。

目 录

1	产品概述.....	1
1.1	简介.....	1
1.2	主要技术指标.....	1
1.3	主要应用.....	1
1.4	符合标准.....	1
2	工作原理框图.....	2
3	模块接口.....	2
3.1	弱电接口.....	3
3.2	强电接口.....	3
4	模块结构尺寸.....	5
4.1	外形尺寸.....	5
4.2	插针尺寸.....	5
5	安装说明.....	6
6	贮存与运输.....	7

1 产品概述

1.1 简介

基于自主研发的分体式电表专用载波芯片 SWNP270D, 中慧微电子推出了分体式电表载波模块 SWMP270D(见图 1)。该产品采用先进的直接序列扩频(DSSS)技术、最小频移键控(MSK)调制技术以及 CSMA/CA 冲突检测与避让机制, 解决了分体式电表信道冲突问题, 同时它具有功耗低、性能稳定、通信效果好等特点, 为分体式电能表提供了理想的通信解决方案。



图 1 分体式电表载波模块

1.2 主要技术指标

- ❑ 载波通信中心频率: 270KHz
- ❑ 载波通信带宽: 30KHz
- ❑ 接收灵敏度: 2.6uV/-98.7dBm
(-3dB极限灵敏度)
- ❑ 绝缘等级: II 类
- ❑ 载波速率: 330bps
- ❑ 市电频率: 50 Hz $\pm$ 5%
- ❑ 市电电压范围: 220 V $\pm$ 20%
- ❑ 相对湿度: 95%
- ❑ 工作温度: -40 $^{\circ}$ C $\sim$ +70 $^{\circ}$ C
- ❑ 串口通信速率: 1200bps、2400bps、4800bps、9600bps自适应

1.3 主要应用

- ❑ 用电信息采集系统
- ❑ 家居及楼宇能源管理

1.4 符合标准

- ❑ DL/T 614-2007 《多功能电表》
- ❑ GB/T 17626.X-2008 电磁兼容试验和测量技术
- ❑ Q/GDW 355-2009 《单相智能电能表型式规范》的技术条件
- ❑ Q/GDW 364-2009 《单相智能电能表技术规范》的技术条件
- ❑ DL/T 698.35-200X 电能信息采集与管理系统 第3-5部分 低压集抄终端特殊要求

2 主要特点

- ❑ CSMA/CA冲突避让机制
- ❑ 信道空闲状态指示
- ❑ MSK调制，带外干扰小
- ❑ 高效压缩算法，提高通讯能力
- ❑ 直接序列扩频技术，抗干扰能力强
- ❑ 自动读取MAC地址
- ❑ 支持DL/T645-1997/2007通信规约
- ❑ 7级中继转发机制，扩大通讯范围

3 工作原理框图

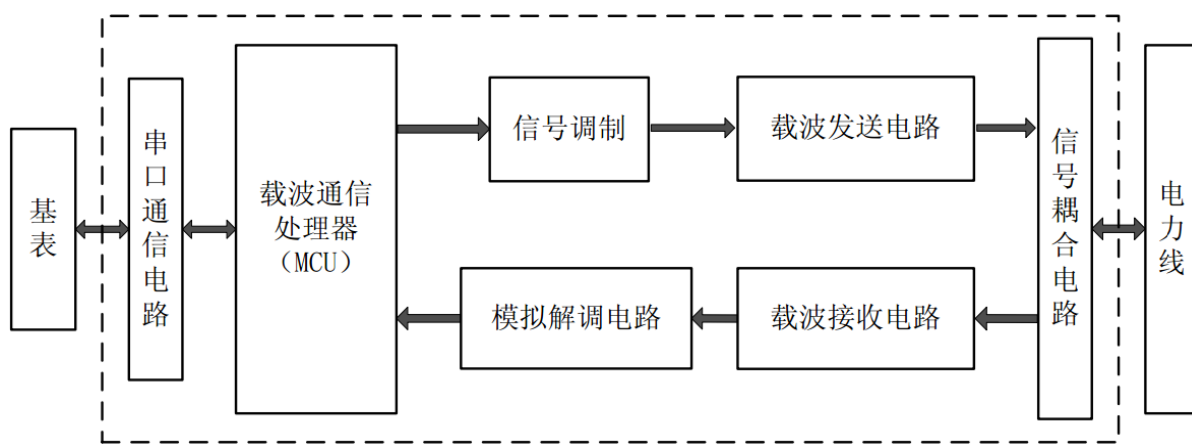


图2 载波工作原理框图

工作原理简述：

- ❑ 信号耦合电路一方面将弱电载波通信系统与强电隔离，提高通信的安全，另一方面保证了载波信号高效加载和提取，改善通信效果；
- ❑ 载波接收电路提取载波信号，以最有利于信号接收的输入阻抗，提高载波信号的接收效率；
- ❑ 模拟解调电路含振荡电路、混频电路、限幅放大电路和载频检测电路，完成信号解调；
- ❑ 载波通信处理器（MCU）完成信号调制与扩频信号处理；
- ❑ 串口通信电路实现智能电表与通信模块之间的DL/T645规约通信；
- ❑ 载波发送电路将扩频调制信号进行功率放大，通过耦合电路将信号发送到电力线上；

4 模块接口

图3所示，2×6双排插针是弱电接口，实现模块与电表的数据交换，内置过压、过流和静电等保护；2×4双排插针是强电接口，用于载波信号的耦合、电源同步信号的获取。该模块支持热插拔方式——在表体不断电的情况下即插即用。

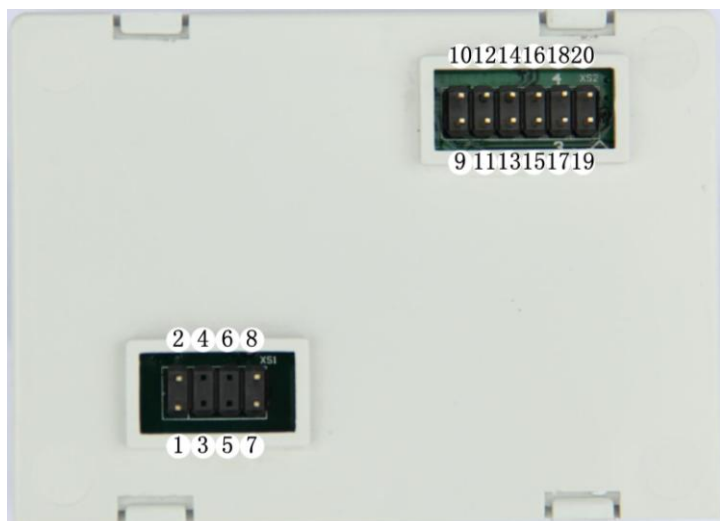


图 3 模块接口底视示意图

4.1 弱电接口

载波通信模块的弱电接口以 2×6 双排插针作为连接件，与国网、南网标准载波电表的插座相匹配。通信模块弱电接口管脚排列见图 4，对应管脚定义见表 1。

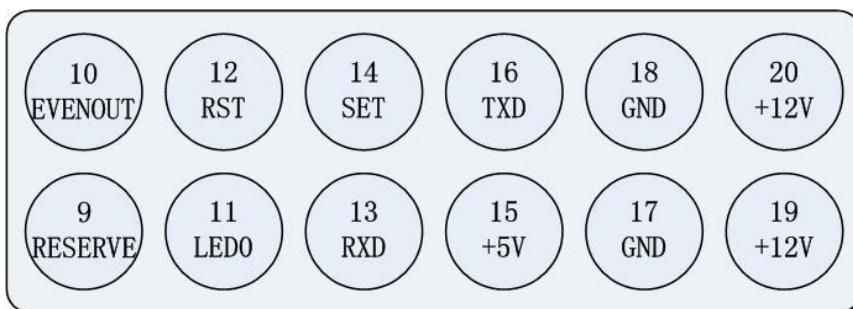


图 4 模块弱电接口示意图

4.2 强电接口

载波通信模块的强电接口以 2×4 双排插针作为连接件，与国网、南网标准载波电表的插座相匹配。通信模块强电接口管脚排列见图 5，对应管脚定义见表 2。

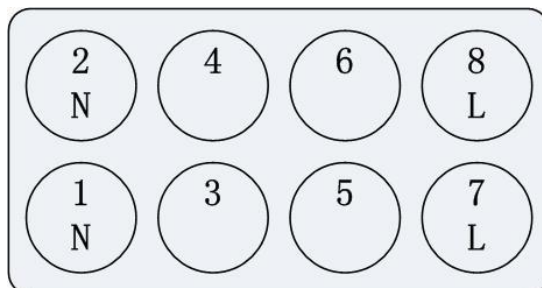


图 5 模块载波耦合接口示意图

表 1 电能表与模块弱电接口管脚定义说明

模块接口 管脚编号	信号 类别	信号名称	信号方向 (针对模块)	说 明
9	预留	RESERVE	IN	预留
10	状态	EVENOUT	OUT	电能表事件状态输出，当有事件发生时，输出高电平，请求查询异常事件；查询完毕输出低电平。电平上拉电阻在基表（即电能表）侧；
11	状态	LED0	IN	接收时地址匹配正确输出高电平；发送过程输出高电平，表内CPU判定载波发送时禁止操作继电器。电平上拉电阻在基表（即电能表）侧；
12	信号	RST	IN	复位输入（低电平有效）
13	信号	RXD	IN	通信模块接收电能表CPU信号引脚（5V TTL电平）
14	信号	SET		MAC 地址设置使能； ——低电平时，方可设置载波模块MAC 地址；
15	电源	VDD		通信模块数字部分电源，由电能表提供。电压：直流5V±5%，电流：50mA；
16	信号	TXD	OUT	通信模块给电能表CPU发送信号引脚（5V TTL电平）
17、18	电源	VSS		通信地
19、20	电源	VCC		模块模拟电源，由电能表提供，电压范围：+12V~+15V，输出功率：1.5W。滤波电容放电时间常数不小于10倍工频周期，总容量不小于2200uF）；

表 2 电能表与模块耦合接口管脚定义说明

模块接口 管脚编号	信号 类别	信号名称	信号方向 (针对模块)	说 明
7、8	载波	L		电网相线作为信号耦合接入端
5、6、 3、4	空	空		空引脚，PCB 无焊盘设计，连接件对应处无插针，用于增加安全间距，提高绝缘性能；
1、2	载波	N		电网中性线作为信号耦合接入端

5 模块结构尺寸

5.1 外形尺寸

通信模块的外形尺寸为 70mm（长）×50mm（宽）×19.9mm（高），重量为 46g，模块正视、侧视、底视尺寸参见图 6。

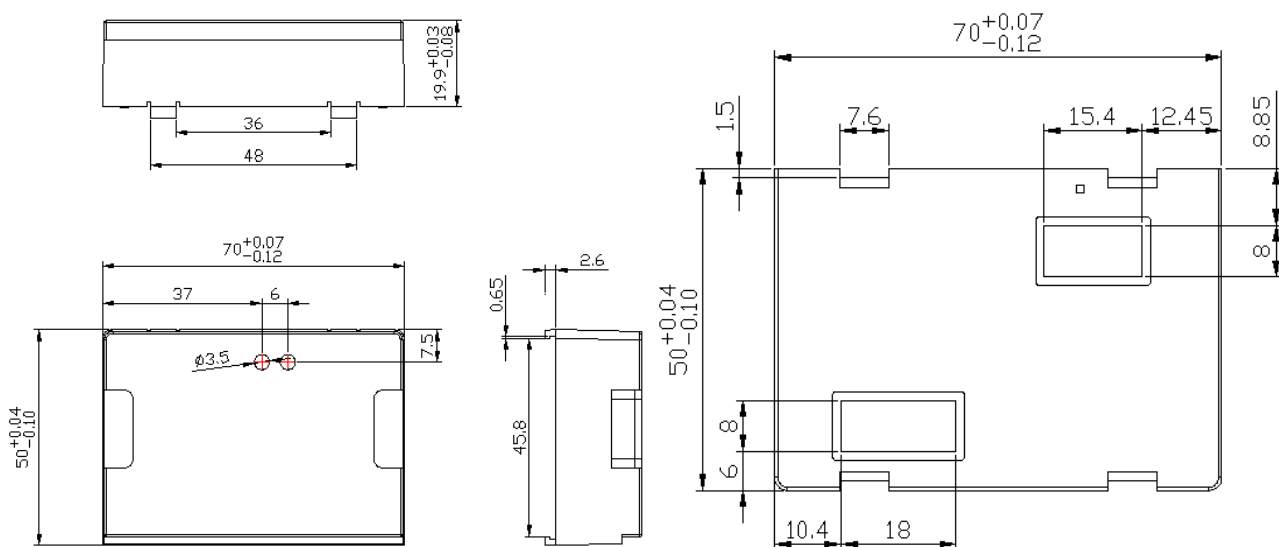


图 6 模块正视、侧视、底视示意图

5.2 插针尺寸

模块接口上有 2×6 双排插针（见图7）和 2×4 双排插针（见图8）

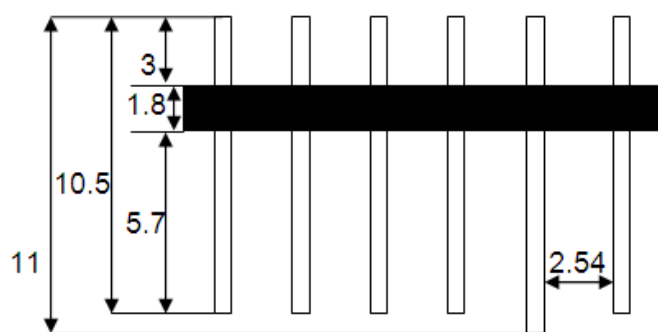


图 7 2×6 双排插针

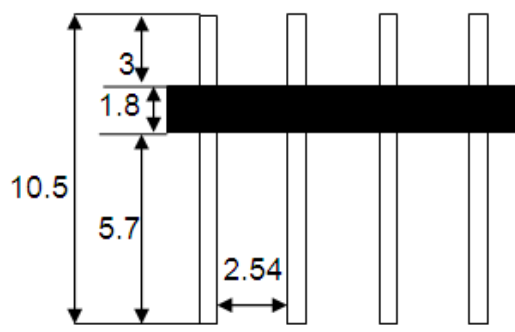


图 8 2×4 双排插针

注意：（1）单位为 mm；（2）插脚间距 2.54mm；（3）公差为 ± 0.3 mm；（4）插针两头倒钝角；（4）插针 17、18 引脚比其他引脚长 0.5mm；（5）插针塑料部分不留凹槽；

6 安装说明



图9 正确拿捏方式



图10 底座连接端口

1) 见图9所示，正对着模块，两指轻轻握着模块的凹槽处。

2) 见图10所示，翻开电表上盖，如箭头所示，留意模块插针的位置，对应其电表插座。



图11 模块安装位置图



图12 模块LED灯闪烁

3) 见图11所示，顺着箭头方向，手持模块垂直放置于电表插座里，接着轻轻按下模块。

4) 见图12所示，通电后，RXD接收数据指示灯（绿灯）立刻亮起，持续3~6秒后，TXD发送数据指示灯（红灯）接着亮起，持续0.5~1秒，整个过程表示模块已安装成功。

7 贮存与运输

1) 本模块装卸、运输和拆封不应受剧烈冲击，并根据 GB/T 9329《仪器仪表运输、运输贮存基本环境条件及试验方法》规定贮存和运输。

2) 本模块应在原包装条件下贮存，应放在室内支架或搁板上，室内温度在 $-40^{\circ}\text{C}\sim+70^{\circ}\text{C}$ 之间，相对湿度不超过 95%RH，空气中不应含有足以引起腐蚀的气体，且温度不应有剧烈的变化。

3) 模块应在原包装条件下，整箱叠放高度不超过 5 箱，拆掉内包装（塑料袋）的模块不能贮存和叠放。